电子线路 CAD.

- [1] 题目类型.单选题
- [1] 大题题干.

三极管放大电路的微变等效电路法,适用于()

- [1] 正确答案.B
- [1] 答案解析.

在幅值很小的情况下才能将晶体管的输入特性曲线的一部分视为线性的

- [1] 难易度.中
- [1] 选项数.4
- [1] 选项 A.

任何幅度的信号

[1] 选项 B.

幅度很小的交流信号

[1] 选项 C.

幅值很大的交流信号

[1] 选项 D.

频率很高的信号

- [2] 题目类型.单选题
- [2] 大题题干.直流稳压电源电路中整流的目的是()
- [2] 正确答案.A
- [2] 难易度.易
- [2] 选项数.3
- [2] 选项 A.将交流变为直流
- [2] 选项 B.将高频变为低频
- [2] 选项 C.将正弦变为方波
- [3] 题目类型.单选题
- [3] 大题题干.在单相桥式整流电路中,若有一只整流管接反,则()
- [3] 正确答案.C
- [3] 答案解析.相当于将负载短路,所以电流过大而烧坏二极管
- [3] 难易度.中
- [3] 选项数.3
- [3] 选项 A.输出电压约为 2
- [3] 选项 B.变为半波直流
- [3] 选项 C.整流管将因电流过大而烧坏
- [4] 题目类型.单选题
- [4] 大题题干.直流稳压电源电路中滤波电路的目的是()
- [4] 正确答案.C
- [4] 难易度.易
- [4] 选项数.3
- [4] 选项 A.将交流变为直流

- [4] 选项 B.将高频变为低频
- [4] 选项 C.将交直流混合量中的交流成分滤掉
- [5] 题目类型.单选题
- [5] 大题题干.串联型稳压电路中的放大环节所放大的对象是()
- [5] 正确答案.C
- [5] 难易度.易
- [5] 选项数.3
- [5] 选项 A.基准电压
- [5] 选项 B.取样电压
- [5] 选项 C.基准电压与取样电压之差
- [6] 题目类型.单选题
- [6] 大题题干.串联型稳压电路中,调整管处于()状态
- [6] 正确答案.B
- [6] 难易度.中
- [6] 选项数.3
- [6] 选项 A.饱和
- [6] 选项 B.放大
- [6] 选项 C.截止
- [7] 题目类型.单选题
- [7] 大题题干.串联型稳压电路是通过调整()的值达到稳压的目的
- [7] 正确答案.A
- [7] 答案解析.
- [7] 难易度.中
- [7] 选项数.3
- [7] 选项 A.调整管的
- [7] 选项 B.输出取样电压
- [7] 选项 C.稳压管的电压

- [8] 题目类型.单选题
- [8] 大题题干.稳压电路一般来说,它属于()电路
- [8] 正确答案.A
- [8] 答案解析.通过将输出端的变化量反馈到输入端,自动调整输出电压稳定
 - [8] 难易度.中
 - [8] 选项数.3
 - [8] 选项 A.负反馈自动调整
 - [8] 选项 B.负反馈放大
 - [8] 选项 C.直流放大
 - [9] 题目类型.单选题
 - [9] 大题题干.

在晶体管 H 参数小信号模型中晶体管输入电阻的值

- [9] 正确答案.B
- [9] 难易度.易
- [9] 选项数.4
- [9] 选项 A.

与放大电路的静态工作点无关

[9] 选项 B.

晶体管的发射极静态电流越大其输入电阻越小

[9] 选项 C.

晶体管的发射极静态电流越大其输入电阻越大

[9] 选项 D.

以上都不对

- [10] 题目类型.单选题
- [10] 大题题干.

在积分和微分运算电路中,输出与输入之间呈()关系;集成运放工作在()区。

- [10] 正确答案.B
- [10] 难易度.易
- [10] 选项数.4
- [10] 选项 A.

线性 非线性

[10] 选项 B.

非线性 线性

[10] 选项 C.

```
线性 线性
```

[10] 选项 D.

非线性 非线性

- [11] 题目类型.单选题
- [11] 大题题干.

PN 结加正向电压时,空间电荷区将()

- [11] 正确答案.A
- [11] 难易度.易
- [11] 选项数.3
- [11] 选项 A.

变窄

[11] 选项 B.

基本不变

[11] 选项 C.

变宽

- [12] 题目类型.单选题
- [12] 大题题干.

稳压管的稳压区是其工作在()

- [12] 正确答案.C
- [12] 难易度.易
- [12] 选项数.3
- [12] 选项 A.

正向导通

[12] 选项 B.

反向截止

[12] 选项 C.

反相击穿

- [13] 题目类型.单选题
- [13] 大题题干.

当晶体管工作在放大区时,发射结电压和集电结电压应为()

- [13] 正确答案.B
- [13] 难易度.易

- [13] 选项数.3
- [13] 选项 A.

前者反偏,后者也反偏

[13] 选项 B.

前者正偏,后者反偏

[13] 选项 C.

前者反偏,后者正偏

- [14] 题目类型.单选题
- [14] 大题题干.

逻辑函数 F(A,B,C) = AB+B C+A

的最小项标准式为():

- [14] 正确答案.D
- [14] 难易度.易
- [14] 选项数.4
- [14] 选项 A.

 $F(A,B,C) = \sum m(0,2,4)$

[14] 选项 B.

 $F(A,B,C) = \sum m(1,5,6,7)$

[14] 选项 C.

 $F(A,B,C) = \sum m (0,2,3,4)$

[14] 选项 D.

 $F(A,B,C) = \sum m(3,4,6,7)$

- [15] 题目类型.单选题
- [15] 大题题干.

下列各式中哪个是三变量 A、B、C 的最小项():

- [15] 正确答案.C
- [15] 难易度.易
- [15] 选项数.4
- [15] 选项 A.

[15] 选项 B.

+

+C

[15] 选项 C.

ABC

[15] 选项 D.

+

- [16] 题目类型.单选题
- [16] 大题题干.

温度升高时,晶体管的共射输出特性曲线将()

- [16] 正确答案.A
- [16] 难易度.易
- [16] 选项数.3
- [16] 选项 A.

向上移

[16] 选项 B.

向下移

[16] 选项 C.

不移动

[17] 题目类型.单选题

[17] 大题题干.

在电感反馈式 LC 振荡电路中,相位判别时,若电感的中间抽头交流接地,则其首端与尾端的信号电压相位()

[17] 正确答案.B

[17] 难易度.易

[17] 选项数.3

[17] 选项 A.

相同

[17] 选项 B.

相反

[17] 选项 C.

- [18] 题目类型.单选题
- [18] 大题题干.

在比例、加减法运算电路中,输出与输入之间呈()关系;集成运放工作在()区。

- [18] 正确答案.C
- [18] 难易度.易
- [18] 选项数.3
- [18] 选项 A.

线性 非线性

[18] 选项 B.

非线性 线性

[18] 选项 C.

线性 线性

- [19] 题目类型.单选题
- [19] 大题题干.

哪个电路可以使 LED 发光?

- [19] 正确答案.A
- [19] 难易度.易
- [19] 选项数.3
- [19] 选项 A.

电路 1

[19] 选项 B.

电路 2

[19] 选项 C.

电路1和2

- [20] 题目类型.单选题
- [20] 大题题干.

在输入量不变的情况下,若引入反馈后()则说明引入的反馈是负反馈

- [20] 正确答案.D
- [20] 难易度.易
- [20] 选项数.4
- [20] 选项 A.

输入电阻增大

[20] 选项 B.

输出量增大

[20] 选项 C.

净输入量增大

[20] 选项 D.

净输入量减小

- [21] 题目类型.单选题
- [21] 大题题干.

要稳定放大电路的输出电压并增大输入电阻,应在放大电路中引入()

- [21] 正确答案.A
- [21] 难易度.易
- [21] 选项数.4
- [21] 选项 A.

电压串联反馈

[21] 选项 B.

电压并联反馈

[21] 选项 C.

电流串联反馈

[21] 选项 D.

电流并联反馈

- [22] 题目类型.单选题
- [22] 大题题干.

要稳定放大电路的输出电压并减小输入电阻,应在放大电路中引入()

- [22] 正确答案.B
- [22] 难易度.易
- [22] 选项数.4
- [22] 选项 A.

电压串联反馈

[22] 选项 B.

电压并联反馈

[22] 选项 C.

电流串联反馈

[22] 选项 D.

电流并联反馈

- [23] 题目类型.单选题
- [23] 大题题干.

要稳定放大电路的输出电流并增大输入电阻,应在放大电路中引入()

- [23] 正确答案.C
- [23] 难易度.易
- [23] 选项数.4
- [23] 选项 A.

电压串联反馈

[23] 选项 B.

电压并联反馈

[23] 选项 C.

电流串联反馈

[23] 选项 D.

电流并联反馈

- [24] 题目类型.单选题
- [24] 大题题干.

要稳定放大电路的输出电流并减小输入电阻,应在放大电路中引入()

- [24] 正确答案.D
- [24] 难易度.易
- [24] 选项数.4
- [24] 选项 A.

电压串联反馈

[24] 选项 B.

电压并联反馈

[24] 选项 C.

电流串联反馈

[24] 选项 D.

电流并联反馈

- [25] 题目类型.单选题
- [25] 大题题干.

十进制数 25 用 8421BCD 码表示为 ():

- [25] 正确答案.B
- [25] 难易度.易
- [25] 选项数.4
- [25] 选项 A.

10101

[25] 选项 B.

0010 0101

[25] 选项 C.

100101

[25] 选项 D.

10111

- [26] 题目类型.单选题
- [26] 大题题干.

含有 A、B、C、D 四个逻辑变量的函数 Y=A+B+D 中所含最小项的个数是():

- [26] 正确答案.C
- [26] 难易度.易
- [26] 选项数.4
- [26] 选项 A.

3

[26] 选项 B.

8

[26] 选项 C.

14

[26] 选项 D.

16

- [27] 题目类型.单选题
- [27] 大题题干.当温度升高时,二极管的反向饱和电流将()
- [27] 正确答案.A
- [27] 答案解析.反向饱和电流是少数载流子在内电场力作用下形成的,少数载流子的浓度受温度影响,温度升高浓度增大。
 - [27] 难易度.中
 - [27] 选项数.3
 - [27] 选项 A.增大

- [27] 选项 B.不变
- [27] 选项 C.减小
- [28] 题目类型.单选题
- [28] 大题题干.稳压管的稳压区是其工作在()
- [28] 正确答案.C
- [28] 答案解析.稳压管就是利用二极管反向击穿时电压微小的变化引起电流较大的变化的特性实现稳压的。
 - [28] 难易度.中
 - [28] 选项数.3
 - [28] 选项 A.正向导通
 - [28] 选项 B.反向截止
 - [28] 选项 C.反相击穿
 - [29] 题目类型.单选题
 - [29] 大题题干.

工作在放大区的某三极管,如果当 从 增大到

- [29] 难易度.中
- [29] 选项数.3
- [29] 选项 A.

83

[29] 选项 B.

[29] 选项 C.

100

- [30] 题目类型.单选题
- [30] 大题题干.温度升高时,晶体管的共射输出特性曲线将()
- [30] 正确答案.A
- [30] 答案解析.温度升高时,晶体管的反向饱和电流 增大,穿

透电流 显著增大,导致共发射极输出特性曲线族平行上移。

- [30] 难易度.难
- [30] 选项数.3
- [30] 选项 A.向上移
- [30] 选项 B.向下移
- [30] 选项 C.不移动
- [31] 题目类型.单选题
- [31] 大题题干.

稳压管的稳压区是工作在(

- [31] 正确答案.C
- [31] 难易度.中
- [31] 选项数.4
- [31] 选项 A.

正向导通

[31] 选项 B.

反向截至

[31] 选项 C.

反向击穿

[31] 选项 D.

死区

- [32] 题目类型.单选题
- [32] 大题题干.

在图题 2.1.1 所示放大电路中,若上偏置电阻 用恒流源取代差分放大电路中的发射极电阻 Re,将使电路的()

- [35] 正确答案.B
- [35] 答案解析.

恒流源的电阻趋近于无穷大,使得差分放大电路对共模信号的放大倍数接近于零。

[35] 难易度.难

- [35] 选项数.3
- [35] 选项 A.

差模放大倍数数值增大

[35] 选项 B.

抑制共模信号的能力增强

[35] 选项 C.

差模输入电阻增大

- [36] 题目类型.单选题
- [36] 大题题干.功率放大电路输出级采用共集组态形式是为了()
- [36] 正确答案.C
- [36] 答案解析.功率放大电路作为多级放大电路的最后一级,目的是输出尽可能大的功率,并且要求带负载能力要强,共集放大电路的输出电阻小。
 - [36] 难易度.中
 - [36] 选项数.3
 - [36] 选项 A.电压放大倍数的数值增大
 - [36] 选项 B.最大不失真输出电压大
 - [36] 选项 C.带负载能力强
 - [37] 题目类型.单选题
- [37] 大题题干.功率放大电路的输出功率是在输入电压为正弦波时,输出基本不失真情况下,负载上可能获得的最大()

- [37] 正确答案.A
- [37] 难易度.中
- [37] 选项数.3
- [37] 选项 A.交流功率
- [37] 选项 B.直流功率
- [37] 选项 C.平均功率
- [38] 题目类型.单选题
- [38] 大题题干.功率放大电路的转换效率是指:()
- [38] 正确答案.B
- [38] 难易度.中
- [38] 选项数.3
- [38] 选项 A.输出功率与晶体管所消耗的功率之比
- [38] 选项 B.最大输出功率与电源提供的平均功率之比
- [38] 选项 C.晶体管所消耗的功率与电源提供的平均功率之比
- [39] 题目类型.单选题
- [39] 大题题干.功率放大电路与电压放大电路、电流放大电路的共同点是()
 - [39] 正确答案.C
- [39] 答案解析.电压放大电路放大电压;电流放大电路放大电流;所以两者都使输出功率增大
 - [39] 难易度.中
 - [39] 选项数.3
 - [39] 选项 A.都使输出电压大于输入电压;
 - [39] 选项 B.都使输出电流大于输入电流;
 - [39] 选项 C.都使输出功率大于信号源提供的输入功率;
 - [40] 题目类型.单选题
 - [40] 大题题干.功率放大电路与电压放大电路的区别是()

- [40] 正确答案.C
- [40] 答案解析.电压放大电路的晶体管工作在甲类状态,管耗大;功率放大电路的晶体管工作在乙类或甲乙类,管耗较小。
 - [40] 难易度.中
 - [40] 选项数.3
 - [40] 选项 A.前者比后者电源电压高
 - [40] 选项 B.前者比后者电压放大倍数数值大
 - [40] 选项 C.前者比后者效率高
 - [41] 题目类型.单选题
 - [41] 大题题干.

在单级放大电路中,若输入为正弦波信号,用示波器观察输入与输出的波形,当放大电路为共射电路时,则输出与输入的相位();当放大电路为共集电路时,则输出与输入的相位();当放大电路为共基电路时,则输出与输入的相位()。

同向 同向 同向

[41] 选项 B.

反向 同向 同向

[41] 选项 C.

反向 相差 不一定

- [42] 题目类型.单选题
- [42] 大题题干.

在晶体管 H 参数小信号模型中晶体管输入电阻的值

- [42] 正确答案.B
- [42] 难易度.中
- [42] 选项数.4
- [42] 选项 A.

与放大电路的静态工作点无关

[42] 选项 B.

晶体管的发射极静态电流越大其输入电阻越小

[42] 选项 C.

晶体管的发射极静态电流越大其输入电阻越大

[42] 选项 D.

以上都不对

- [43] 题目类型.单选题
- [43] 大题题干.集成运放电路采用直接耦合方式是因为()

- [43] 正确答案.C
- [43] 难易度.中
- [43] 选项数.3
- [43] 选项 A.可获得很大的放大倍数
- [43] 选项 B.可使温漂小
- [43] 选项 C.集成工艺难于制造大容量电容
- [44] 题目类型.单选题
- [44] 大题题干.

集成运放的输入级采用差分放大电路是因为可以()

- [44] 正确答案.A
- [44] 答案解析.温度引起静态工作点的变化导致的零点漂移可以通过结构对称的差分放大电路来抑制这个变化量。
 - [44] 难易度.中
 - [44] 选项数.3
 - [44] 选项 A.

减小温漂

[44] 选项 B.

增大放大倍数

[44] 选项 C.

提高输入电阻

- [45] 题目类型.单选题
- [45] 大题题干.为增大电压放大倍数,集成运放的中间级多采

用()

- [45] 正确答案.A
- [45] 答案解析.共射放大电路的电压放大倍数较大,共集和共基的电流放大倍数较大
 - [45] 难易度.中
 - [45] 选项数.3
 - [45] 选项 A.共射放大电路
 - [45] 选项 B.共集放大电路
 - [45] 选项 C.共基放大电路
 - [46] 题目类型.单选题
 - [46] 大题题干.

对于放大电路,所谓开环是指()

- [46] 正确答案.B
- [46] 答案解析.没有反馈同的放大电路为开环放大电路
- [46] 难易度.中
- [46] 选项数.4
- [46] 选项 A.

无信号源

[46] 选项 B.

无反馈通路

[46] 选项 C.

无电源

[46] 选项 D.

无负载

- [47] 题目类型.单选题
- [47] 大题题干.对于放大电路,所谓闭环是指()
- [47] 正确答案.B
- [47] 难易度.中
- [47] 选项数.4
- [47] 选项 A.考虑信号源内阻
- [47] 选项 B.存在反馈通路
- [47] 选项 C.接入电源
- [47] 选项 D.接入负载
- [48] 题目类型.单选题
- [48] 大题题干.

直流反馈是指()

- [48] 正确答案.C
- [48] 难易度.中
- [48] 选项数.3
- [48] 选项 A.

直流耦合放大电路中所引入的反馈

[48] 选项 B.

只有放大直流信号时才有的负反馈

[48] 选项 C.

在直流通路中的反馈

	[49]	颗月类	型.单选题
1			,, \

- [49] 大题题干.交流反馈是指()
- [49] 正确答案.C
- [49] 难易度.中
- [49] 选项数.3
- [49] 选项 A.阻容耦合放大电路中所引入的反馈
- [49] 选项 B.只有放大交流信号时才有的反馈
- [49] 选项 C.在交流通路中引入的反馈
- [50] 题目类型.单选题
- [50] 大题题干.要稳定放大电路的输出电压并增大输入电阻, 应在放大电路中引入()
 - [50] 正确答案.A
 - [50] 难易度.中
 - [50] 选项数.4
 - [50] 选项 A.电压串联反馈
 - [50] 选项 B.电压并联反馈
 - [50] 选项 C.电流串联反馈
 - [50] 选项 D.电流并联反馈
 - [51] 题目类型.单选题
- [51] 大题题干.要稳定放大电路的输出电压并减小输入电阻, 应在放大电路中引入()
 - [51] 正确答案.B

- [51] 难易度.中
- [51] 选项数.4
- [51] 选项 A.电压串联反馈
- [51] 选项 B.电压并联反馈
- [51] 选项 C.电流串联反馈
- [51] 选项 D.电流并联反馈
- [52] 题目类型.单选题
- [52] 大题题干.要稳定放大电路的输出电流并增大输入电阻, 应在放大电路中引入()
 - [52] 正确答案.C
 - [52] 难易度.中
 - [52] 选项数.4
 - [52] 选项 A.电压串联反馈
 - [52] 选项 B.电压并联反馈
 - [52] 选项 C.电流串联反馈
 - [52] 选项 D.电流并联反馈
 - [53] 题目类型.单选题
- [53] 大题题干.要稳定放大电路的输出电流并减小输入电阻, 应在放大电路中引入()
 - [53] 正确答案.D
 - [53] 难易度.中
 - [53] 选项数.4
 - [53] 选项 A.电压串联反馈
 - [53] 选项 B.电压并联反馈
 - [53] 选项 C.电流串联反馈
 - [53] 选项 D.电流并联反馈
 - [54] 题目类型.单选题
 - [54] 大题题干.在电感反馈式 LC 振荡电路中,相位判别时,若电

感的中间抽头交流接地,则其首端与尾端的信号电压相位()

- [54] 正确答案.B
- [54] 答案解析.对于频率为谐振频率的信号,LC 回路相当于纯电阻,两端之间某一位置为零,一定是首端与尾端的信号电压相位相反
 - [54] 难易度.中
 - [54] 选项数.3
 - [54] 选项 A.相同
 - [54] 选项 B.相反
 - [54] 选项 C.不一定
 - [55] 题目类型.单选题
 - [55] 大题题干.

在电容反馈式 LC 振荡电路中,相位判别时,若电容的中间抽头交流接地,则其首端与尾端的信号电压相位()

- [55] 正确答案.B
- [55] 答案解析.对于频率为谐振频率的信号,LC 回路相当于纯电阻,两端之间某一位置为零,一定是首端与尾端的信号电压相位相反
 - [55] 难易度.中
 - [55] 选项数.3
 - [55] 选项 A.

相同

[55] 选项 B.

相反

[55] 选项 C.

不一定

- [56] 题目类型.单选题
- [56] 大题题干.逻辑表达式 A+BC=():
- [56] 正确答案.C
- [56] 答案解析.使用分配律
- (A+B)(A+C)=A+AB+AC+BC=A+BC
 - [56] 难易度.中
 - [56] 选项数.4
 - [56] 选项 A.A+B
 - [56] 选项 B.A+C
 - [56] 选项 C.(A+B)(A+C)
 - [56] 选项 D.B+C
 - [57] 题目类型.单选题
 - [57] 大题题干.最小项 B D 的逻辑相邻最小项是():
 - [57] 正确答案.A
- [57] 答案解析.只有一个变量不同的最小项叫做逻辑相邻最小

项

- [57] 难易度.易
- [57] 选项数.4
- [57] 选项 A. BCD
- [57] 选项 B. BC
- [57] 选项 C.ABCD
- [57] 选项 D.A CD

题目类型.单选题 [58] [58] 大题题干.逻辑函数 F(A,B,C) = AB+B C+A 的最小项标 准式为(): [58] 正确答案.D br=""> [58] 难易度.中 选项数.4 [58] [58] 选项 A.F(A,B,C)=∑m(0,2,4) [58] 选项 B.F(A,B,C)=∑m(1,5,6,7) [58] 选项 C.F(A,B,C)=∑m (0,2,3,4) [58] 选项 D.F(A,B,C)=∑m(3,4,6,7) [59] 题目类型.单选题 大题题干.逻辑函数式 F= ABC+ + + [59] īF [59] 确答案.C [59] 度.中 [59] 选项数.4 [59] 选项 A.ABC [59] 选项 D.C [60] 题目类型.单选题 [60] 大题题干.下列逻辑命题正确的是(): [60] 正确答案.C [60] 答案解析.Y=A+B, = [60] 难易度.易 选项数.4 [60] 选项 A.若 A+B=A+C 则 B=C [60] 选项 B.若 AB=AC 则 B=C [60]

- [60] 选项 C.若 Y=A+B 则 =
- [60] 选项 D.若 Y=A+B 则 = +
- [61] 题目类型.单选题
- [61] 大题题干.一位十六进制数可以用()位二进制数来表示:
- [61] 正确答案.C
- [61] 答案解析.2 ⁿ=16,n=4
- [61] 难易度.易
- [61] 选项数.4
- [62] 题目类型.单选题
- [62] 大题题干.十进制数 25 用 8421BCD 码表示为 ():
- [62] 正确答案.B
- [62] 答案解析.2 的 BCD 码为 0010;5 的 BCD 码为 0101。
- 25 的 BCD 码为 00100101
 - [62] 难易度.易
 - [62] 选项数.4
 - [62] 选项 A.10101
 - [62] 选项 B.0010 0101
 - [62] 选项 C.100101
 - [62] 选项 D.10111
 - [63] 题目类型.单选题
 - [63] 大题题干.

与十进制数(53.5)10等值的数或代码为():

- [63] 正确答案.A
- [63] 答案解析.无
- [63] 难易度.易
- [63] 选项数.4

- [63] 选项 A.(01010011.0101)8421BCD
- [63] 选项 B.(35.4)16
- [63] 选项 C.(110101.01)2
- [63] 选项 D.(65.2)8
- [64] 题目类型.单选题
- [64] 大题题干.L=AB+C 的对偶式为():
- [64] 正确答案.B
- [64] 答案解析.原变量变为反变量;反变量变为原变量;"与运算"变为"或运算","或运算"变为"与运算",计算顺序不变(必要时加括号)
 - [64] 难易度.中
 - [64] 选项数.4
 - [64] 选项 A.A+BC
 - [64] 选项 B.(A+B)C
 - [64] 选项 C.A+B+C
 - [64] 选项 D.ABC
 - [65] 题目类型.单选题
 - [65] 大题题干.下列公式中哪一个是错误的():
 - [65] 正确答案.C
 - [65] 答案解析. =
 - [65] 难易度.中
 - [65] 选项数.4
 - [65] 选项 A.0+A=A
 - [65] 选项 B.A+A=A
 - [65] 选项 C. = +
 - [66] 选项 B. + +C
 - [66] 选项 C.ABC
 - [66] 选项 D. +

- [67] 题目类型.单选题
- [67] 大题题干.

为了将 600 份文件顺序编码,如果采用二进制代码,最少需要用()位:

- [67] 正确答案.B
- [67] 答案解析.2 ⁿ>=600,n>=10
- [67] 难易度.易
- [67] 选项数.4
- [67] 选项 A.

3

[67] 选项 B.

10

[67] 选项 C.

1024

[67] 选项 D.

600

- [68] 题目类型.单选题
- [68] 大题题干.下列函数中不等于 A 的是():

- [68] 正确答案.A
- [68] 答案解析.A+1=1
- [68] 难易度.易
- [68] 选项数.4
- [68] 选项 A.A+1
- [68] 选项 B.A+A
- [68] 选项 C.A+AB
- [68] 选项 D.A(A+B)
- [69] 题目类型.单选题
- [69] 大题题干. =():
- [69] 正确答案.C
- [69] 答案解析. =0+ = □<="" br=""> [69] 难易度.

中

- [69] 选项数.4
- [69] 选项 A.A
- [69] 选项 C.
- [70] 题目类型.单选题
- [70] 大题题干.含有 A、B、C、D 四个逻辑变量的函数

Y=A+B+D 中所含最小项的个数是():

- [70] 正确答案.C
- [70] 答案解析.Y=A+B+D=Σ

(m1+m3+m4+m5+m6+m7+m8+m9+m10+m11+m12+m 13+m14+m15+m16)

- [70] 难易度.中
- [70] 选项数.4
- [71] 题目类型.单选题
- [71] 大题题干.下列函数中等于 AB 的是():
- [71] 正确答案.D

- 答案解析.A(AB)=AB [71] 难易度.易 [71] 选项数.4 [71] 选项 A.(A+1)B [71] [71] 选项 B.(A+B)B [71] 选项 C.A+AB [71] 选项 D.A(AB) 题目类型.单选题 [72] 大题题干.F=A +BD+CDE+ D=(): [72] 正确答案.A [72] [73] 题目类型.单选题 大题题干.逻辑函数 F=) =(): [73] 正确答案.B [73] [73] 答案解析.F= =A(AB+)+ 选项 D. [73] [74] 题目类型.单选题 大题题干.十进制数 5 对应的余 3 码是(): [74] [74] 正确答案.B [74] 答案解析.0101+0011=1000 [74] 难易度.易 [74] 选项数.4 [74] 选项 A.0101 [74] 选项 B.1000 [74] 选项 C.1010 选项 D.1100 [74] [75] 题目类型.单选题
- [75] 大题题干.设某函数的表达式 F=A+B,若用四选一数据选择器来设计,则数据端 $D_0D_1D_2D_3$ 的状态是():(设 A 为高位)

- [75] 正确答案.A
- [75] 答案解析.F=A+B=A + B+AB,D0=0,D1=D2=D3=h
- [75] 难易度.中
- [75] 选项数.4
- [75] 选项 A.0111
- [75] 选项 B.1000
- [75] 选项 C.1010
- [75] 选项 D.0101
- [76] 题目类型.单选题
- [76] 大题题干.在下列逻辑电路中,不是组合逻辑电路的是():
- [76] 正确答案.D
- [76] 答案解析.寄存器是时序逻辑电路
- [76] 难易度.中
- [76] 选项数.4
- [76] 选项 A.译码器
- [76] 选项 B.编码器
- [76] 选项 C.全加器
- [76] 选项 D.寄存器
- [77] 题目类型.单选题
- [77] 大题题干.十六路数据选择器,其地址输入端有()个:
- [77] 正确答案.C
- [77] 答案解析.2 ⁿ=16,n=4
- [77] 难易度.易
- [77] 选项数.4
- [78] 题目类型.单选题
- [78] 大题题干.一个具有 N 个地址端的数据选择器的功能是

():

[78] 正确答案.C

- [78] 答案解析.一个具有 N 个地址端的数据选择器的功能是 2^{N} 选 1
 - [78] 难易度.易
 - [78] 选项数.4
 - [78] 选项 A.N 选 1
 - [78] 选项 B.2N 选 1
 - [78] 选项 C.2 N选 1
 - [78] 选项 D.(2 N-1)选 1
 - [79] 题目类型.单选题
- [79] 大题题干.编码电路和译码电路中,()电路的输出是二进制

代码:

- [79] 正确答案.C
- [79] 答案解析.编码电路和译码电路都是用芯片组成的,它们的输入、输出,都是二进制代码。
 - [79] 难易度.中
 - [79] 选项数.4
 - [79] 选项 A.编码
 - [79] 选项 B.译码
 - [79] 选项 C.编码和译码
 - [79] 选项 D.无
 - [80] 题目类型.单选题
 - [80] 大题题干.在下列逻辑电路中,不是组合逻辑电路的有():
 - [80] 正确答案.C
 - [80] 答案解析.计数器是时序逻辑电路。
 - [80] 难易度.中
 - [80] 选项数.4
 - [80] 选项 A.译码器
 - [80] 选项 B.数据选择器

- [80] 选项 C.计数器
- [80] 选项 D.数值比较器
- [81] 题目类型.单选题
- [81] 大题题干.()是构成组合逻辑电路的基本单元:
- [81] 正确答案.B
- [81] 答案解析.构成组合逻辑电路的基本单元是门电路,构成时序逻辑电路的基本单元是触发器
 - [81] 难易度.中
 - [81] 选项数.4
 - [81] 选项 A.触发器
 - [81] 选项 B.门电路
 - [81] 选项 C.门电路和触发器
 - [81] 选项 D.以上都不是
 - [82] 题目类型.单选题
 - [82] 大题题干.对于 3 位二进制译码器,其相应的输出端共有()

个:

- [82] 正确答案.B
- [82] 答案解析.对于 3 位二进制译码器,其相应的输出端共有
- 2³个。
 - [82] 难易度.易
 - [82] 选项数.4
 - [83] 题目类型.单选题
 - [83] 大题题干.一个8选1数据选择器的地址端有()个:
 - [83] 正确答案.C
- [83] 答案解析.2 ³=8,一个 8 选 1 数据选择器的地址端有 3

个。

- [83] 难易度.易
- [83] 选项数.4

- [84] 题目类型.单选题
- [84] 大题题干.用 74LS48 可以直接驱动()的数码管:
- [84] 正确答案.A
- [84] 答案解析.74LS48 是 BCD 码/七段译码器,对 BCD 码译码后,可以直接驱动共阴数码管。
 - [84] 难易度.中
 - [84] 选项数.4
 - [84] 选项 A.共阴极
 - [84] 选项 B.共阳极
 - [84] 选项 C.共阳极和共阴极
 - [84] 选项 D.以上都不对
 - [85] 题目类型.单选题
- [85] 大题题干.两个 1 位二进制数 A 和 B 相比较,可以用()作为 A > B 的输出信号 Y(A>B):
 - [85] 正确答案.A
 - [85] 答案解析.A: A 作为 A>B 的输出信号 Y(A>B);B:
 - [85] 选项 B.
 - [85] 选项 C.
 - [85] 选项 D.
 - [86] 题目类型.单选题
- [86] 大题题干.两个 1 位二进制数 A 和 B 相比较,可以用()作为 A < B 的输出信号 Y(A
 - [86] 正确答案.B
 - [86] 答案解析.A: A 作为 A>B 的输出信号 Y(A>B);B:
 - [86] 选项 B. B
 - [86] 选项 C.
 - [86] 选项 D.

- [87] 题目类型.单选题
- [87] 大题题干.两个 1 位二进制数 A 和 B 相比较,可以用()作为 A = B 的输出信号 Y(A=B):
 - [87] 正确答案.D
 - [87] 答案解析.A: A 作为 A>B 的输出信号 Y(A>B);B:
 - [87] 选项 B.
 - [87] 选项 C.
 - [87] 选项 D.
 - [88] 题目类型.单选题
 - [88] 大题题干.一个 4 选 1 数据选择器的地址端有()个:
 - [88] 正确答案.D
 - [88] 答案解析.2²=4,一个 4 选 1 数据选择器的地址端 2 个。
 - [88] 难易度.易
 - [88] 选项数.4
 - [89] 题目类型.单选题
- [89] 大题题干.若在编码器中有50个编码对象,则要求输出二进制代码位数为()位:
 - [89] 正确答案.B
 - [89] 答案解析.2 ⁶=64,可以包容 50 个编码对象。
 - [89] 难易度.易
 - [89] 选项数.4
 - [90] 题目类型.单选题
- [90] 大题题干.一个 16 选 1 的数据选择器,其地址输入(选择控制输入)端有()个:
 - [90] 正确答案.C
 - [90] 答案解析.2 ⁴=4,一个 4 选 1 数据选择器的地址端 4 个。
 - [90] 难易度.易
 - [90] 选项数.4

[91]	题目类型.单选题
[91]	大题题干.四选一数据选择器的数据输出 Y 与数据输入 Xi
和地址	码 Ai 之间的逻辑表达式为 Y=():
[91] [91]	正确答案.A 答案解析.Y=
[91]	选项数.4
[91]	选项 A.
[91]	选项 B.
[91]	选项 C.
[91]	选项 D.
[92]	题目类型.单选题
[92]	大题题干.用四选一数据选择器实现函数 Y= ,应
使():	
[92]	正确答案.A
[92]	答案解析.只有当 D ₀ =D ₂ =0,D ₁ =D ₃ =1 时,
才能满足	足 Y= =
[95]	难易度.难
[95]	选项数.4
[95]	选项 A.D=Q
[95]	选项 B.D=
[95]	选项 C.=T
[95]	选项 D.D=
[96]	题目类型.单选题
[96]	大题题干.为实现将 JK 触发器转换成 T´触发器,应使():
[96]	正确答案.B
[96]	答案解析.Q n+1=J + Q < suhousi <
br="">	[96] 难易度.难

- [96] 选项数.4
- [96] 选项 A.J=K=T
- [96] 选项 B.J=K=1
- [96] 选项 C.J= ,K=T
- [96] 选项 D.J=T,K=
- [97] 题目类型.单选题
- [97] 大题题干.JK 触发器,在 J=K=1 时,加上时钟脉冲,则触发

器():

- [97] 正确答案.D
- [97] 答案解析.J=K=1 时 Q_{n+1}=
- [97] 难易度.中
- [97] 选项数.4
- [97] 选项 A.保持原态
- [97] 选项 B.置 0
- [97] 选项 C.置 1
- [97] 选项 D.翻转
- [98] 题目类型.单选题
- [98] 大题题干.一个触发器可记录一位二进制代码,它有()个稳

态:

- [98] 正确答案.C
- [98] 答案解析.一个触发器可记录一位二进制代码,它有 0,1 两

个稳态

- [98] 难易度.易
- [98] 选项数.4
- [99] 题目类型.单选题
- [99] 大题题干.存储 8 位二进制信息需要()个触发器:
- [99] 正确答案.D
- [99] 答案解析.一个触发器储存一位二进制信息,八位需要 8

- [99] 难易度.易
- [99] 选项数.4
- [100] 题目类型.单选题
- [100] 大题题干.对于 T 触发器,若原态 Q=1,欲使次态 应使输入端 T=():
 - [100] 正确答案.A
 - [100] 答案解析.Q n+1=T + Q < suhousi <
- br=""> [100] 难易度.中
 - [100] 选项数.4
 - [100] 选项 C.Q
 - [100] 选项 D.
 - [101] 题目类型.单选题
 - [101] 大题题干.下列说法正确的是():
 - [101] 正确答案.B
 - [101] 答案解析.计数器是时序逻辑电路
 - [101] 难易度.易
 - [101] 选项数.4
 - [101] 选项 A.编码器是时序逻辑电路。
 - [101] 选项 B.计数器是时序逻辑电路。
 - [101] 选项 C.单稳态触发器有两个稳定状态。
 - [101] 选项 D.寄存器是组合逻辑电路。
 - [102] 题目类型.单选题
 - [102] 大题题干.以下集成电路属于计数器的是():
 - [102] 正确答案.C
 - [102] 答案解析.74LS160 是计数器
 - [102] 难易度.中
 - [102] 选项数.4

- [102] 选项 A.74LS138
- [102] 选项 B.74LS148
- [102] 选项 C.74LS160
- [102] 选项 D.74LS151
- [103] 题目类型.单选题
- [103] 大题题干.某计数器的输出波形如下图所示,该计数器是()进制计数器:

- [103] 正确答案.B
- [103] 答案解析.Q₂Q₁Q₀到 100 后下一脉冲归零,是五进制
- [103] 难易度.中
- [103] 选项数.4
- [104] 题目类型.单选题
- [104] 大题题干.一个 4 位的二进制减法计数器,由 0000 状态开始,经过 25 个时钟脉冲后,此计数器的状态为():
 - [104] 正确答案.C
- [104] 答案解析.初始是 0000,经过 16 个脉冲回到 0000,剩 9 个脉冲,因是减法计数器,16-9=7,即 0111
 - [104] 难易度.中
 - [104] 选项数.4
 - [104] 选项 A.1100
 - [104] 选项 B.1000
 - [104] 选项 C.0111
 - [104] 选项 D.1010

- [105] 题目类型.单选题
- [105] 大题题干.一位 8421BCD 码计数器至少需要()个触发器:
 - [105] 正确答案.B
- [105] 答案解析.8421BCD 码需 4 位二进制码,一个触发器表示一位二进制码,要 4 个
 - [105] 难易度.中
 - [105] 选项数.4
 - [106] 题目类型.单选题
- [106] 大题题干.用同步二进制计数器从 0 做加法,计到十进制数 178,则最少需要()个触发器:
 - [106] 正确答案.D
 - [106] 答案解析.2 ⁿ>178,n 最小是8
 - [106] 难易度.易
 - [106] 选项数.4
 - [107] 题目类型.单选题
 - [107] 大题题干.下列触发器中,没有约束条件的是():
 - [107] 正确答案.D
- [107] 答案解析.约束条件:一定是在这个约束条件满足的前提下,特性方程才有效。
 - [107] 难易度.中
 - [107] 选项数.4
 - [107] 选项 A.基本 RS 触发器
 - [107] 选项 B.主从 RS 触发器
 - [107] 选项 C.同步 RS 触发器
 - [107] 选项 D.边沿 D 触发器
 - [108] 题目类型.单选题
 - [108] 大题题干.边沿式 D 触发器是一种()稳态电路:

- [108] 正确答案.C
- [108] 答案解析.边沿式 D 触发器是一种双稳态电路
- [108] 难易度.中
- [108] 选项数.4
- [108] 选项 A.无
- [108] 选项 B.单
- [108] 选项 C.双
- [108] 选项 D.多
- [109] 题目类型.单选题
- [109] 大题题干.把一个五进制计数器与一个四进制计数器串联可得到()进制计数器:
 - [109] 正确答案.D
 - [109] 答案解析.两个计数器进制相乘得新计数器的进制。
 - [109] 难易度.中
 - [109] 选项数.4
 - [110] 题目类型.单选题
- [110] 大题题干.同步时序电路和异步时序电路比较,其差异在于后者():
 - [110] 正确答案.B
- [110] 答案解析.同步时序电路和异步时序电路比较,其差异在于后者没有统一的时钟脉冲控制。
 - [110] 难易度.中
 - [110] 选项数.4
 - [110] 选项 A.没有触发器
 - [110] 选项 B.没有统一的时钟脉冲控制
 - [110] 选项 C.没有稳定状态
 - [110] 选项 D.输出只与内部状态有关

- [111] 题目类型.单选题
- [111] 大题题干.8 位移位寄存器,串行输入时经()个脉冲后,8 位数码全部移入寄存器中:
 - [111] 正确答案.D
 - [111] 答案解析.一个脉冲移入一位数码
 - [111] 难易度.中
 - [111] 选项数.4
 - [112] 题目类型.单选题
- [112] 大题题干.用 555 定时器组成施密特触发器,当输入控制端 CO 外接 10V 电压时,回差电压():。
 - [112] 正确答案.B
- [112] 答案解析.电压输入 Vco 作施密特触发器时 改变的是反转电压 Vt+和 Vt-,Vt+=Vco 和 Vt-=0.5Vco。
 - [112] 难易度.中
 - [112] 选项数.4
 - [112] 选项 A.3.33V
 - [112] 选项 B.5V
 - [112] 选项 C.6.66V
 - [112] 选项 D.10V
 - [113] 题目类型.单选题
 - [113] 大题题干.以下各电路中,()可以产生脉冲定时:
 - [113] 正确答案.B
 - [113] 答案解析.无
 - [113] 难易度.易
 - [113] 选项数.4
 - [113] 选项 A.多谐振荡器
 - [113] 选项 B.单稳态触发器
 - [113] 选项 C.施密特触发器
 - [113] 选项 D.石英晶体多谐振荡器

- [114] 题目类型.单选题
- [114] 大题题干.一个八位 D/A 转换器的最小电压增量为 0.01V,当输入代码为 10010001 时,输出电压为()V:
 - [114] 正确答案.C
- [114] 答案解析.将二进制数转为十进制数为 145,又最小电压增量为 0.01V,所以输出电压为 1.45V。
 - [114] 难易度.中
 - [114] 选项数.4
 - [115] 题目类型.单选题
- [115] 大题题干.一个无符号 4 位权电阻 DAC,最低位处的电阻为 40KΩ,则最高位处电阻为():
 - [115] 正确答案.B
- [115] 答案解析.最低位电阻应为最高位电阻的八倍,来实现分流功能。
 - [115] 难易度.中
 - [115] 选项数.4
 - [115] 选项 A.4KΩ
 - [115] 选项 B.5KΩ
 - [115] 选项 C.10KΩ
 - [115] 选项 D.20KΩ
 - [116] 题目类型.单选题
- [116] 大题题干.为使采样输出信号不失真地代表输入模拟信号,采样频率 和输入模拟信号的最高频率 和输入模拟信号的最高频率 和输入模拟信号的最高频率 > 。
 - [116] 选项 B. < 。
 - [116] 选项 C. >2。
 - [116] 选项 D. <2。

- [117] 题目类型.单选题
- [117] 大题题干.将一个时间上连续变化的模拟量转换为时间上断续(离散)的模拟量的过程称为():
 - [117] 正确答案.A
- [117] 答案解析.采样是将时间上、幅值上都连续的模拟信号, 在采样脉冲的作用,转换成时间上离散(时间上有固定间隔)、但幅 值上仍连续的离散模拟信号。所以,采样又称为波形的离散化过 程
 - [117] 难易度.中
 - [117] 选项数.4
 - [117] 选项 A.采样
 - [117] 选项 B.量化
 - [117] 选项 C.保持
 - [117] 选项 D.编码
 - [118] 题目类型.单选题
 - [118] 大题题干.用二进制码表示指定离散电平的过程称为():
 - [118] 正确答案.D
- [118] 答案解析.编码是信息从一种形式或格式转换为另一种形式的过程也称为计算机编程语言的代码简称编码。用预先规定的方法将文字、数字或其它对象编成数码,或将信息、数据转换成规定的电脉冲信号。
 - [118] 难易度.中
 - [118] 选项数.4
 - [118] 选项 A.采样
 - [118] 选项 B.量化
 - [118] 选项 C.保持
 - [118] 选项 D.编码
 - [119] 题目类型.单选题
 - [119] 大题题干.将幅值上、时间上离散的阶梯电平统一归并

到最邻近的指定电平的过程称为():

- [119] 正确答案.B
- [119] 答案解析.将幅值上、时间上离散的阶梯电平统一归并到最邻近的指定电平的过程称量化
 - [119] 难易度.中
 - [119] 选项数.4
 - [119] 选项 A.采样
 - [119] 选项 B.量化
 - [119] 选项 C.保持
 - [119] 选项 D.编码
 - [120] 题目类型.单选题
- [120] 大题题干.以下四种转换器,()是 A/D 转换器且转换速度 最高:
 - [120] 正确答案.A
- [120] 答案解析.A、B、C 选项均为 A/D 转换器,其中并联比较型 A/D 转换器转换速度最高,双积分型 A/D 转换器转换速度最低。
 - [120] 难易度.中
 - [120] 选项数.4
 - [120] 选项 A.并联比较型
 - [120] 选项 B.逐次逼近型
 - [120] 选项 C.双积分型
 - [120] 选项 D.施密特触发器
 - [121] 题目类型.判断题
- [121] 大题题干.直流电源是一种能量转换电路,它将交流能量转换为直流能量()
 - [121] 正确答案.A
 - [121] 难易度.中
 - [121] 选项数.2

- [121] 选项 A.正确
- [121] 选项 B.错误
- [122] 题目类型.判断题
- [122] 大题题干.直流电源是一种将正弦信号转换为直流信号的波形变换电路()
 - [122] 正确答案.B
 - [122] 答案解析.直流电源是一种能量转换电路
 - [122] 难易度.中
 - [122] 选项数.2
 - [122] 选项 A.正确
 - [122] 选项 B.错误
 - [123] 题目类型.判断题
 - [123] 大题题干.整流电路可将正弦电压变为脉动的直流电压()
 - [123] 正确答案.A
 - [123] 难易度.易
 - [123] 选项数.2
 - [123] 选项 A.正确
 - [123] 选项 B.错误
 - [124] 题目类型.判断题
- [124] 大题题干.在单相桥式整流电容滤波电路中,若有一只整流管断开,输出电压的平均值变为原来的一半()
 - [124] 正确答案.A
- [124] 答案解析.其中一只二极管断开,输出端只能获得半个周期的电压输出
 - [124] 难易度.中
 - [124] 选项数.2
 - [124] 选项 A.正确
 - [124] 选项 B.错误

- [125] 题目类型.判断题
- [125] 大题题干.

因为 N 型半导体的多子是自由电子, 所以它带负电()

- [125] 正确答案.B
- [125] 难易度.易
- [125] 选项数.2
- [125] 选项 A.正确
- [125] 选项 B.错误
- [126] 题目类型.判断题
- [126] 大题题干.

当 PN 结外加正向电压时,扩散电流大于漂移电流,耗尽层变宽()

- [126] 正确答案.B
- [126] 难易度.易
- [126] 选项数.2
- [126] 选项 A.正确
- [126] 选项 B.错误
- [127] 题目类型.判断题
- [127] 大题题干.

因为 P 型半导体的多子是空穴,所以它带正电

- [127] 正确答案.B
- [127] 难易度.易

- [127] 选项数.2
- [127] 选项 A.正确
- [127] 选项 B.错误
- [128] 题目类型.判断题
- [128] 大题题干.

由于放大的对象是变化量,所以当输入信号为直流信号时,任何放大电路的输出都毫无变化()

- [128] 正确答案.B
- [128] 难易度.易
- [128] 选项数.2
- [128] 选项 A.正确
- [128] 选项 B.错误
- [129] 题目类型.判断题
- [129] 大题题干.

只要电路满足

,就一定会产生正弦波振荡()

- [129] 正确答案.B
- [129] 难易度.易
- [129] 选项数.2
- [129] 选项 A.正确
- [129] 选项 B.错误

- [130] 题目类型.判断题
- [130] 大题题干.

若放大电路的放大倍数为负,则引入的反馈一定是负反馈()

- [130] 正确答案.B
- [130] 难易度.易
- [130] 选项数.2
- [130] 选项 A.正确
- [130] 选项 B.错误
- [131] 题目类型.判断题
- [131] 大题题干.

只要集成运放引入正反馈,就一定工作在非线性区()

- [131] 正确答案.B
- [131] 难易度.易
- [131] 选项数.2
- [131] 选项 A.正确
- [131] 选项 B.错误
- [132] 题目类型.判断题
- [132] 大题题干.

单限比较器比滞回比较器灵敏度高,而滞回比较器比单限比较器抗干扰能力强()

- [132] 正确答案.A
- [132] 难易度.易

- [132] 选项数.2
- [132] 选项 A.正确
- [132] 选项 B.错误
- [133] 题目类型.判断题
- [133] 大题题干.在 N 型半导体中如果掺入足够量的三价元素,可将其改型为 P 型半导体()
 - [133] 正确答案.A
- [133] 答案解析.足够量的三价元素提供大量空穴,使得杂质半导体中空穴为多数载流子。
 - [133] 难易度.难
 - [133] 选项数.2
 - [133] 选项 A.正确
 - [133] 选项 B.错误
 - [134] 题目类型.判断题
- [134] 大题题干.因为 N 型半导体的多子是自由电子,所以它带负电()
 - [134] 正确答案.B
- [134] 答案解析.杂质半导体提供一个电子同时产生一个被束缚在晶格中的正离子。整个杂质半导体为电中性。
 - [134] 难易度.难
 - [134] 选项数.2
 - [134] 选项 A.正确
 - [134] 选项 B.错误
 - [135] 题目类型.判断题
 - [135] 大题题干.PN 结在无光照,无外加电压时,结电流为
- 零。()
 - [135] 正确答案.A
 - [135] 答案解析.在无光照,无外加电压时,PN 结为平衡

- 结,结电流为零,只有当外加电压时才有结电流。
 - [135] 难易度.中
 - [135] 选项数.2
 - [135] 选项 A.正确
 - [135] 选项 B.错误
 - [136] 题目类型.判断题
 - [136] 大题题干.当 PN 结外加正向电压时,扩散电流大于漂
- 移电流, 耗尽层变宽()
 - [136] 正确答案.B
 - [136] 答案解析.当 PN 结外加正向电压时,扩散电流大于漂
- 移电流,耗尽层变窄。
 - [136] 难易度.中
 - [136] 选项数.2
 - [136] 选项 A.正确
 - [136] 选项 B.错误
 - [137] 题目类型.判断题
- [137] 大题题干.由于放大的对象是变化量,所以当输入信号为直流信号时,任何放大电路的输出都毫无变化()
 - [137] 正确答案.B
 - [137] 答案解析.直流量中变化的部分也可以被放大。
 - [137] 难易度.中
 - [137] 选项数.2
 - [137] 选项 A.正确
 - [137] 选项 B.错误
 - [138] 题目类型.判断题
 - [138] 大题题干.

只要是共射放大电路,输出电压的底部失真都是饱和失真()

- [138] 正确答案.B
- [138] 答案解析.

由 NPN 型晶体管构成的共射放大电路的输出电压的底部失真对应集电极电流的顶部失真,所以是饱和失真。PNP 型的相反

- [138] 难易度.难
- [138] 选项数.2
- [138] 选项 A.正确
- [138] 选项 B.错误
- [139] 题目类型.判断题
- [139] 大题题干.阻容耦合多级放大电路各级的静态工作点相互独立(),它只能放大交流信号。
 - [139] 正确答案.A
 - [139] 答案解析.耦合电容具有隔直作用,不能放大直流信号。
 - [139] 难易度.中
 - [139] 选项数.2
 - [139] 选项 A.正确
 - [139] 选项 B.错误
 - [140] 题目类型.判断题
- [140] 大题题干.功率放大电路中,输出功率愈大,功放管的管耗愈大()。
 - [140] 正确答案.B
- [140] 答案解析.功放管的管耗等于电源提供的功率减去输出的功率。
 - [140] 难易度.中
 - [140] 选项数.2

- [140] 选项 A.正确
- [140] 选项 B.错误
- [141] 题目类型.判断题
- [141] 大题题干.

图解法分析放大电路时,交流负载线与直流负载线任何情况下都 不能重合

- [141] 正确答案.B
- [141] 难易度.中
- [141] 选项数.2
- [141] 选项 A.正确
- [141] 选项 B.错误
- [142] 题目类型.判断题
- [142] 大题题干.运放的输入失调电压 是两个输入端点位
- 之差()
 - [142] 正确答案.B
- [142] 答案解析.输入为零时的输出电压为输出失调电压,把输出失调电压换算到输入端,即除以开环差模电压放大倍数,就是输入失调电压。
 - [142] 难易度.中
 - [142] 选项数.2
 - [142] 选项 A.正确
 - [142] 选项 B.错误
 - [143] 题目类型.判断题
- [143] 大题题干.运放的输入失调电压 是两个输入端电流之

差()

[143] 正确答案.B

- [143] 答案解析.运放的输入失调电流是在输出电压为零时,两个输入端的静态基极电流之差。
 - [143] 难易度.中
 - [143] 选项数.2
 - [143] 选项 A.正确
 - [143] 选项 B.错误
 - [144] 题目类型.判断题
- [144] 大题题干.在输入信号作用时,偏置电路改变了各放大管的动态电流()
 - [144] 正确答案.B
 - [144] 答案解析.偏置电路确定放大管的静态电流电压。
 - [144] 难易度.中
 - [144] 选项数.2
 - [144] 选项 A.正确
 - [144] 选项 B.错误
 - [145] 题目类型.判断题
- [145] 大题题干.若放大电路的放大倍数为负,则引入的反馈一定是负反馈()
 - [145] 正确答案.B
- [145] 答案解析.是正反馈还是负反馈要看是增大还是减小了 净输入量
 - [145] 难易度.中
 - [145] 选项数.2
 - [145] 选项 A.正确
 - [145] 选项 B.错误
 - [146] 题目类型.判断题
- [146] 大题题干.负反馈放大电路的放大倍数与组成它的基本放大电路的放大倍数的量纲相同。()

- [146] 正确答案.B
- [146] 难易度.难
- [146] 选项数.2
- [146] 选项 A.正确
- [146] 选项 B.错误
- [147] 题目类型.判断题
- [147] 大题题干.若放大电路引入负反馈,则负载电阻变化时,输出电压基本不变()
 - [147] 正确答案.B
- [147] 答案解析.引入的是电压反馈稳定输出电压,如果引入的是电流反馈则稳定输出电流。
 - [147] 难易度.中
 - [147] 选项数.2
 - [147] 选项 A.正确
 - [147] 选项 B.错误
 - [148] 题目类型.判断题
- [148] 大题题干.只要在放大电路中引入反馈就一定能使其性能得到改善()
 - [148] 正确答案.B
 - [148] 答案解析.引入正反馈不是为了改善性能
 - [148] 难易度.中
 - [148] 选项数.2
 - [148] 选项 A.正确
 - [148] 选项 B.错误
 - [149] 题目类型.判断题
- [149] 大题题干.优先编码器的编码信号是相互排斥的,不允许多个编码信号同时有效。()
 - [149] 正确答案.B

- [149] 答案解析.所谓优先编码器,本意就是指多个编码信号同时有效时,只响应最高优先级的编码输入,而忽视低优先级的编码输入。因此,"不容许多个编码信号同时有效"的说法是错误的
 - [149] 难易度.中
 - [149] 选项数.2
 - [149] 选项 A.正确
 - [149] 选项 B.错误
 - [150] 题目类型.判断题
 - [150] 大题题干.编码与译码是互逆的过程。()
 - [150] 正确答案.A
 - [150] 答案解析.无
 - [150] 难易度.中
 - [150] 选项数.2
 - [150] 选项 A.正确
 - [150] 选项 B.错误
 - [151] 题目类型.判断题
- [151] 大题题干.二进制译码器相当于是一个最小项发生器,便 于实现组合逻辑电路。()
 - [151] 正确答案.A
- [151] 答案解析.二进制译码器的每一个输出中包含一个最小项。
 - [151] 难易度.中
 - [151] 选项数.2
 - [151] 选项 A.正确
 - [151] 选项 B.错误
 - [152] 题目类型.判断题
- [152] 大题题干.半导体数码显示器的工作电流大,约 10mA 左右,因此需要考虑电流驱动能力问题。()

- [152] 正确答案.A
- [152] 答案解析.无
- [152] 难易度.中
- [152] 选项数.2
- [152] 选项 A.正确
- [152] 选项 B.错误
- [153] 题目类型.判断题
- [153] 大题题干.共阴接法发光二极管数码显示器需选用有效输出为高电平的七段显示译码器来驱动。()
 - [153] 正确答案.A
 - [153] 答案解析.无
 - [153] 难易度.中
 - [153] 选项数.2
 - [153] 选项 A.正确
 - [153] 选项 B.错误
 - [154] 题目类型.判断题
- [154] 大题题干.数据选择器和数据分配器的功能正好相反,互为逆过程。()
 - [154] 正确答案.A
 - [154] 答案解析.无
 - [154] 难易度.中
 - [154] 选项数.2
 - [154] 选项 A.正确
 - [154] 选项 B.错误
 - [155] 题目类型.判断题
 - [155] 大题题干.用数据选择器可实现时序逻辑电路。()
 - [155] 正确答案.B
 - [155] 答案解析.时序逻辑电路由组合逻辑电路和存储电路两

部分组成,为了实现时序逻辑电路的逻辑功能,电路中必须包含存储电路,而且存储电路的输出还必须反馈到输入端,与外部输入信号一起决定电路的输出状态。

- [155] 难易度.中
- [155] 选项数.2
- [155] 选项 A.正确
- [155] 选项 B.错误
- [156] 题目类型.判断题
- [156] 大题题干.组合逻辑电路中产生竞争冒险的主要原因是输入信号受到尖峰干扰。()
 - [156] 正确答案.B
- [156] 答案解析.组合逻辑电路中产生竞争冒险的主要原因是门电路时间延迟产生的。
 - [156] 难易度.中
 - [156] 选项数.2
 - [156] 选项 A.正确
 - [156] 选项 B.错误
 - [157] 题目类型.判断题
- [157] 大题题干.D 触发器的特性方程为 Qn+1=D,与 Qn 无关,所以它没有记忆功能。()
 - [157] 正确答案.B
 - [157] 答案解析.没有记忆是在 Qn 对 D 无反馈的前提下
 - [157] 难易度.中
 - [157] 选项数.2
 - [157] 选项 A.正确
 - [157] 选项 B.错误
 - [158] 题目类型.判断题
 - [158] 大题题干.RS 触发器的约束条件 RS=0 表示不允许出现

- R=S=1的输入。()
 - [158] 正确答案.A
 - [158] 答案解析.无
 - [158] 难易度.中
 - [158] 选项数.2
 - [158] 选项 A.正确
 - [158] 选项 B.错误
 - [159] 题目类型.判断题
- [159] 大题题干.同步触发器存在空翻现象,而边沿触发器和主从触发器克服了空翻。()
 - [159] 正确答案.A
 - [159] 答案解析.无
 - [159] 难易度.中
 - [159] 选项数.2
 - [159] 选项 A.正确
 - [159] 选项 B.错误
 - [160] 题目类型.判断题
- [160] 大题题干.若要实现一个可暂停的一位二进制计数器,控制信号 A=0 计数,A=1 保持,可选用 T 触发器,且令 T=A。()
 - [160] 正确答案.B
 - [160] 答案解析.令 T=
 - [160] 难易度.中
 - [160] 选项数.2
 - [160] 选项 A.正确
 - [160] 选项 B.错误
 - [161] 题目类型.判断题
- [161] 大题题干.由两个 TTL 或非门构成的基本 RS 触发器,当 R=S=0 时,触发器的状态为不定()

[161] 正确答案.B [161] 答案解析.它的状态是保持不是不定 [161] 难易度.中 [161] 选项数.2 [161] 选项 A.正确 [161] 选项 B.错误 [162] 题目类型.判断题 [162] 大题题干.同步时序电路由组合电路和存储器两部分组 成。() [162] 正确答案.A [162] 答案解析.无 [162] 难易度.中 [162] 选项数.2 [162] 选项 A.正确 选项 B.错误 [162] [163] 题目类型.判断题 [163] 大题题干.同步二进制计数器的电路比异步二进制计数 器复杂,所以实际应用中较少使用同步二进制计数器。() [163] 正确答案.B [163] 答案解析.两种计数器各有优缺点。 [163] 难易度.易 [163] 选项数.2 [163] 选项 A.正确 [163] 选项 B.错误 [164] 题目类型.判断题 [164] 大题题干.施密特触发器可用于将三角波变换成正弦波 () [164] 正确答案.B

- [164] 答案解析.施密特触发器可将三角波、正弦波转化成方波,但不能将将三角波转化成正弦波。
 - [164] 难易度.中
 - [164] 选项数.2
 - [164] 选项 A.正确
 - [164] 选项 B.错误
 - [165] 题目类型.判断题
 - [165] 大题题干.施密特触发器有两个稳态。()
 - [165] 正确答案.A
 - [165] 答案解析.无
 - [165] 难易度.易
 - [165] 选项数.2
 - [165] 选项 A.正确
 - [165] 选项 B.错误
 - [166] 题目类型.判断题
- [166] 大题题干.多谐振荡器的输出信号的周期与阻容元件的参数成正比。()
 - [166] 正确答案.A
 - [166] 答案解析.无
 - [166] 难易度.易
 - [166] 选项数.2
 - [166] 选项 A.正确
 - [166] 选项 B.错误